

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РФ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«КАБАРДИНО-БАЛКАРСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ИМ. Х.М. БЕРБЕКОВА»
КОЛЛЕДЖ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ И ЭКОНОМИКИ**

УТВЕРЖДАЮ

Директор колледжа информационных
технологий и экономики



З.Х. Этуева

« 15 » июня 2023 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.02 Архитектура аппаратных средств

Программа подготовки специалистов среднего звена

09.02.07 Информационные системы и программирование

Среднее профессиональное образование

Квалификация выпускника

Специалист по информационным системам

Очная форма обучения

Нальчик, 2023

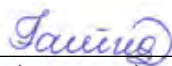
Рабочая программа учебной дисциплины ОП.02 Архитектура аппаратных средств разработана на основании федерального государственного образовательного стандарта среднего профессионального образования по специальности 09.02.07 Информационные системы и программирование, утвержденного приказом Министерства образования и науки Российской Федерации от 09.12.2016 г. № 1547, учебного плана по программе подготовки специалистов среднего звена.

Составитель: Кагазежева Д.Х., преподаватель

Рабочая программа рассмотрена и одобрена на заседании ЦК Информационных систем и программирования

Протокол № 10 от « 15 » июня 2023 года.

Председатель ЦК


(подпись)

Ф.Т. Жулабова

СОДЕРЖАНИЕ

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	стр. 4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ	9
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	10

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.02 Архитектура аппаратных средств

название дисциплины

1.1. Место учебной дисциплины в структуре программы подготовки специалистов среднего звена:

цикл общепрофессиональных учебных дисциплин.

указать принадлежность учебной дисциплины к учебному циклу

1.2. Цели и планируемые результаты освоения дисциплины:

Код ПК, ОК	Умения	Знания
ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.	получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем	базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	64
в т.ч. в форме практической подготовки	22
в т. ч.:	
теоретическое обучение	42
практические занятия	22
Промежуточная аттестация в форме дифференцированного зачета	

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала, лабораторные работы и практические занятия, самостоятельная работа обучающихся, курсовая работа (проект) (если предусмотрены)		Объем, акад. ч. / в том числе в форме практической подготовки, акад. ч.	Коды компетенций и личностных результатов, формированию которых способствует элемент программы
1	2		3	4
Введение	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.		
Раздел 1 Вычислительные приборы и устройства				
Тема 1.1. Классы вычислительных машин	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям		
Раздел 2 Архитектура и принципы работы основных логических блоков системы			50	
Тема 2.1. Логические основы ЭВМ, элементы и узлы	Содержание учебного материала		4	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.;
	1	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультимплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.		
	В том числе практические занятия		6	ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.;
	1	Практическая работа №1. Выполнение сложения, вычитания и умножения в различных системах счисления	2	
	2	Практическая работа №2. Выполнение арифметических и логических операций с помощью АЛУ	2	

	3	Практическая работа №3. Исследование работы логических элементов	2	ПК 7.3.; ПК 7.4.; ПК 7.5.
Тема 2.2. Принципы организации ЭВМ	Содержание учебного материала		4	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		
	В том числе практические занятия		8	
	1	Практическая работа №4. Организация обмена информацией через контроллер прямого доступа к памяти	2	
	2	Практическая работа №5. Командный цикл процессора.	2	
	3	Практическая работа №6. Система команд процессора. Форматы команд.	2	
	4	Практическая работа №7. Способы адресации. Система операций.	2	
Тема 2.3. Классификация и типовая структура микропроцессоров	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.		
Тема 2.4. Технологии повышения производительности процессоров	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading.		
	2	Режимы работы процессора: характеристики реального, защищенного и виртуального реального.	1	ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	Рубежный контроль №1		1	
	В том числе практические занятия		4	
	1	Практическая работа №8. Состояния и режимы работы ЭВМ	2	
	2	Практическая работа №9. Представление данных. Система команд. Работа с регистрами	2	
Тема 2.5. Компоненты системного блока	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.
	1	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов		
	2	Корпуса ПК. Виды, характеристики, форм-факторы.	2	
	3	Блоки питания. Виды, характеристики, форм-факторы.	2	
	4	Основные шины расширения, принцип построения шин, характеристики, параметры.	2	
	5	Прямой доступ к памяти. Прерывания. Драйверы. Спецификация R&P	2	

				ПК 7.3.; ПК 7.4.; ПК 7.5.
Тема 2.6. Запоминающие устройства ЭВМ	Содержание учебного материала		4	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом		
	В том числе практические занятия		4	
	1	Практическая работа №10. Составление цикла выполнения заданной программы	2	
	2	Практическая работа №11. Устройство и логическое распределение оперативной памяти	2	
Раздел 3. Периферийные устройства			10	
Тема 3.1. Периферийные устройства вычислительной техники	Содержание учебного материала		2	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации.		
	2	Принтеры. Устройство, принцип действия, подключение.	2	
	3	Сканеры. Устройство, принцип действия, подключение.	2	
	4	Клавиатура. Мышь. Устройство, принцип действия, подключение	2	
Тема 3.2. Нестандартные периферийные устройства	Содержание учебного материала		1	ОК 01.; ОК 02.; ОК 04.; ОК 05.; ОК 09.; ПК 5.2.; ПК 5.3.; ПК 5.6.; ПК 5.7.; ПК 6.1.; ПК 6.4.; ПК 6.5.; ПК 7.1.; ПК 7.2.; ПК 7.3.; ПК 7.4.; ПК 7.5.
	1	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы	1	
	Рубежный контроль №2			
Промежуточная аттестация в форме дифференцированного зачета				
Итого			64	

3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к материально-техническому обеспечению

Реализация учебной дисциплины требует наличия учебного кабинета **Вычислительной техники, архитектуры персонального компьютера и периферийных устройств.**

Компьютерный класс для проведения занятий практического и лабораторного типа. Оснащен оборудованием и техническими средствами обучения:

- компьютерный стол и стулья,
- автоматизированные рабочие места на 15 обучающихся Core(TM) i3-8100 CPU@3.60 GHz ОЗУ 4,00Гб
- автоматизированное рабочее место преподавателя Core(TM) i3-8100 CPU@3.60 GHz ОЗУ 4,00Гб.
- Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду КБГУ.
- Компьютерная техника обеспечена необходимым комплектом лицензионного и свободно распространяемого программного обеспечения, в том числе отечественного производства.
- проектор
- экран

3.2. Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, дополнительной литературы, электронных образовательных изданий

Основные источники:

1. Лиманова Н.И. Архитектура вычислительных систем и компьютерных сетей [Электронный ресурс]: учебное пособие/ Лиманова Н.И.— Электрон. текстовые данные.— Самара: Поволжский государственный университет телекоммуникаций и информатики, 2017.— 197 с.— Режим доступа: <http://www.iprbookshop.ru/75368.html>.— ЭБС «IPRbooks»
2. Колдаев В. Д., Лупин С. А. Архитектура ЭВМ : учебное пособие для студентов учреждений среднего профессионального образования; Москва; Форум-ИНФРА-М; 2020

Дополнительные источники:

1. Архитектуры и топологии многопроцессорных вычислительных систем [Электронный ресурс]/ А.В. Богданов [и др.].— Электрон. текстовые данные.— М.: Интернет-Университет Информационных Технологий (ИНТУИТ), 2016.— 135 с.— Режим доступа: <http://www.iprbookshop.ru/52189.html>.— ЭБС «IPRbooks»
2. Гуров, В. В. Архитектура и организация ЭВМ : учебное пособие для СПО / В. В. Гуров, В. О. Чуканов. — Саратов : Профобразование, 2019. — 184 с. — ISBN 978-5-4488-0363-5. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <https://www.iprbookshop.ru/86191.html>. — Режим доступа: для авторизир. пользователей
3. Гребенников, В. Ф. Архитектура средств вычислительной техники. Общие сведения об ЭВМ. Процессоры и устройства управления : учебное пособие / В. Ф. Гребенников, В. А. Овчеренко. — Новосибирск : Новосибирский государственный технический университет, 2019. — 76 с. — ISBN 978-5-7782-4003-2. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <https://www.iprbookshop.ru/98695.html>. — Режим доступа: для авторизир. пользователей

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения учебной дисциплины осуществляется преподавателем в процессе проведения практических занятий и лабораторных работ, тестирования, а также выполнения обучающимися индивидуальных заданий, проектов, исследований.

Результаты обучения	Критерии оценки	Формы и методы оценки
<p><i>Перечень умений, осваиваемых в рамках дисциплины</i></p> <ul style="list-style-type: none"> – получать информацию о параметрах компьютерной системы; – подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; – производить установку и настройку программного обеспечения компьютерных систем 	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	<p>- Интерпретация результатов наблюдений за деятельностью обучающегося в процессе освоения образовательной программы.</p> <p>- Наблюдение за выполнением практических и лабораторных заданий студентом.</p> <p>- Оценка выполнения практических и лабораторных заданий студентом.</p> <p>- Рубежный контроль знаний</p> <p>- Дифференцированный зачет</p>
<p><i>Перечень знаний, осваиваемых в рамках дисциплины</i></p> <ul style="list-style-type: none"> – базовые понятия и основные принципы построения архитектур вычислительных систем; – типы вычислительных систем и их архитектурные особенности; – организацию и принцип работы основных логических блоков компьютерных систем; – процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; <p>основные принципы управления ресурсами и организации доступа к этим ресурсам</p>		